

# Hledá se **HARDWARE ENGINEER**

## ...Rádi se vrtáte v hardwaru?

Pojďte se vrtat k nám – hledáme nové hardwarové kreativce do IP týmu! Zaučíme i čerstvého absolventa, který se zajímá o HW a chce pracovat na světově unikátním projektu. IP tým pod vedením Jirky vyvíjí nové mikroarchitektury založené na RISC-V, přidává nová rozšíření instrukční sady a vytváří prototypy pro FPGA.

## CO U NÁS BUDETE DĚLAT:

- Nejdřív se seznámíte s architekturou RISC-V a zjistíte, co znamená návrh procesorových jader v praxi.
- Po zaučení budete
  - implementovat nové mikroarchitektury RISC-V a rozšiřovat ty existující podle zákaznických požadavků,
  - testovat procesory na FPGA,
  - vyvíjet ultra-low power počítačové architektury,
  - navrhovat a ladit digitální obvody.

## CO U NÁS NAJDETE:

- Možnost podílet se na celém vývojovém cyklu
- Spolupráci se špičkovými světovými firmami
- Prostor pro vlastní rozvoj, inovace a nápady
- Sehraný a přátelský tým
- A všechny běžné IT benefity :)

## CO POTŘEBUJEME MY OD VÁS:

- Pozitivní vztah k procesorům a hardwaru
- Základní znalost HDL jazyka (VHDL/Verilog/SystemVerilog)
- Možnost pracovat alespoň na poloviční úvazek

## CO VÁM PŘIDÁ BODY:

- Orientace v oblasti počítačových systémů a architektur
- Zkušenost s nástroji pro syntézu HW pro ASIC/FPGA
- Znalost verzovacích nástrojů (Git, SVN)



Pracoviště: Technická 23, 616 00 Brno  
Termín nástupu: IHNEED nebo dle domluvy

Kontaktní osoba: Alice Drápal Audyová  
E-mail: [audyova@codasip.com](mailto:audyova@codasip.com), Telefon: 739 023 500