

Supervisor assessment of Master's Thesis

Student: Lelkes Olivér, Bc.

Title: Application of Machine Learning Algorithms for the Generation of Checking Circuits (id 20210)

Supervisor: Kaštil Jan, Ing., UPSY FIT VUT

1. Assignment comments

Řešená práce byla průměrně náročná. Její složitost spočívala především v nutnosti nastudovat problematiku algoritmů strojového učení spolu s orientací se v oblasti chybě odolných systémů a FPGA. Téma volně navazuje na předchozí závěrečné práce dalších studentů. Práce splnila zadání ve všech bodech a dle představ vedoucího.

2. Literature usage

Student s literaturou pracoval samostatně a aktivně.

3. Assignment activity, consultation, communication

V průběhu řešení práce student navštěvoval konzultace pravidelně. Na konzultace chodil vždy připraven.

4. Assignment finalisation

Student práci řešil aktivně po celý rok. Práce byla proto odevzdána v dostatečném předstihu, její obsah byl konzultován, poznámky vedoucího byly zapracovány.

5. Publications, awards

Závěrečná práce neobsahuje žádnou publikaci.

6. Total assessment

very good (B)

Student byl v průběhu řešení práce velmi aktivní. Proto navrhuji hodnocení B (velmi dobře).

In Brno 8. June 2017

.....
signature