

Posudek oponenta bakalářské práce

Student: Vosyka Pavel
Téma: Modulární simulátor mikrokontroléru (id 22486)
Oponent: Janoušek Vladimír, doc. Ing., Ph.D., UITS FIT VUT

- | | |
|---|---|
| 1. Náročnost zadání | průměrně obtížné zadání |
| 2. Splnění požadavků zadání | zadání splněno |
| 3. Rozsah technické zprávy
34 stran v LaTeXu. | splňuje pouze minimální požadavky |
| 4. Prezentační úroveň předložené práce | 60 b. (D)
Text je stukturován smysluplně a je pochopitelný. Sekce testování a ověření funkčnosti je ale velmi stručná. |
| 5. Formální úprava technické zprávy | 60 b. (D)
Typograficky je práce v pořádku, ohledně jazykové stránky lze vytknout občasné chyby v interpunkci. |
| 6. Práce s literaturou | 70 b. (C)
Práce s literaturou je v podstatě v pořádku. |
| 7. Realizační výstup | 55 b. (E)
Nejvíce pozornosti student věnoval GUI. V jádru aplikace byl využit existující simulátor procesoru AVR, jehož porty jsou propojitelné s jednoduchými prvky typu spínač, LED dioda a RC článek simulovaný metodou RK4 (RC článek je ovšem použit poměrně podivným způsobem pro filtraci signálu z oscilátoru, nikoli z výstupního portu procesoru). Čas provádění instrukcí je simulován jen přibližně. |
| 8. Využitelnost výsledků | Jde o ukázkou využití existujícího simulátoru procesoru v demonstrační aplikaci. |
| 9. Otázky k obhajobě | - |
| 10. Souhrnné hodnocení | 60 b. uspokojivě (D)
Práce splňuje požadavky, kladené na bakalářskou práci. |

Prohlášení: Uděluji VUT v Brně souhlas ke zveřejnění tohoto posudku v listinné i elektronické formě.

V Brně dne: 11. srpna 2019

Janoušek Vladimír, doc. Ing., Ph.D.
oponent