

Hodnocení vedoucího bakalářské práce

Student: Valecký David
Téma: Automatizované testování v FPGA (id 24135)
Vedoucí: Hruška Tomáš, prof. Ing., CSc., UIFS FIT VUT

1. Informace k zadání

Zadání hodnotím jako náročnější. Student se musel seznámit se složitými postupy jako je ladění v FPGA nebo funkcionality OpenOCD, a následně navrhnout architekturu klient server, která je implementována v Pythonu. Výsledky, kterých student dosáhl považuji za velmi dobré. Student se dokázal zbavit závislosti na licencích RTL simulátorů a zároveň dosáhl zrychlení testování. Práce splňuje zadání ve všech bodech.

2. Práce s literaturou

Autor používá na bakalářskou práci větší množství zdrojů. Zastoupeny jsou jak monografie tak i články v odborných časopisech. Velkou část zdrojů si student vyhledal samostatně. Zdroje jsou řádě citovány.

3. Aktivita během řešení, konzultace, komunikace

Aktivita studenta v průběhu zpracování bakalářské práce byla velmi dobrá. Student pravidelně konzultoval a na konzultace byl vždy pečlivě připraven. Často přicházel s vlastními nápady, které byly v rámci konzultací rozebírány.

4. Aktivita při dokončování

Aktivita studenta během dokončování práce byla příkladná. Student dodal práci několik dní před termínem. Zpětná vazba poskytnutá vedoucím byla zapracována.

5. Publikační činnost, ocenění

Práce nebyla publikována.

6. Souhrnné hodnocení

výborně (A)

Student si zvolil poměrně náročné zadání vypsané komerční firmou. V práci postupoval velmi aktivně, systematicky a svůj postup konzultoval se zástupcem firmy. Výsledkem je komplexní řešení, které umožňuje spouštět některé druhy testů v FPGA a zbavit se tak závislosti na drahých licencích RTL simulátorů. Genné je také to, že spouštění některých druhů testů bylo urychleno.

Prohlášení: Uděluji VUT v Brně souhlas ke zveřejnění tohoto hodnocení v listinné i elektronické formě.

V Brně dne: 31. května 2021

Hruška Tomáš, prof. Ing., CSc.
vedoucí práce